

Sommaire :

Avant- propos

Chapitre 1 . Présentation générale

Chapitre 2 . Horloge et reset

Chapitre 3 . Architecture interne

Chapitre 4 . La mémoire EEPROM de données

Chapitre 5 . Le timer chien de garge ou WDT et le mode sommeil

Chapitre 6 . Les ports d'entrées/ Sorties parallèles

Chapitre 7 . Les timers

Chapitre 8 . Les modules de capture et comparaison (CCP) et de modulation de la largeur d'impulsions (PWM)

Chapitre 9 . Le port série synchrone ou SSP

Chapitre 10 . L'interface de communication série ou SCI

Chapitre 11 . La source de tension de référence et les comparateurs

Chapitre 12 . Les convertisseurs analogique/ Digitaux

Chapitre 13 . L'interface pour afficheurs à cristaux liquides

Chapitre 14 . La programmation en circuit ou ICSP

Chapitre 15 . Adressage et jeu d'instructions

Conclusion

Annexe

Index