

Sommaire (chapitres principaux) :

1. (Chapitres précédents dans le volume 1 non listés ici)
2. ...
3. ...
4. **Transistors à effet de champ** — JFET et MOSFET.
5. **Principes de la commutation**, faible puissance et forte puissance. **Technologie des circuits intégrés analogiques** — Bipolaires, BIFET, BIMOS, MOS et CMOS, pour fonctions classiques (amplificateurs opérationnels, commutateurs analogiques) et fonctions moins classiques (circuits à capacités commutées).
6. **Technologies numériques** — TTL, ECL, MOS, NMOS, CMOS, etc., et fonctions à faible et forte intégration.
7. **ASIC** (circuits spécifiques à application intégrée) — différents degrés d'intégration, des réseaux logiques programmables aux circuits spécifiques.
8. **Éléments de CAO** — Simulation analogique avec composants discrets classiques, puis avec composants intégrables, dont caractéristiques fournies par les fondeurs.