

Sommaire

1. Introduction au VHDL

- Origines et utilité du langage
- Comparaison avec d'autres méthodes de description matérielle .

2. Notions de base du langage

- Structure d'un fichier VHDL
- Types de données, opérateurs, et formats .

3. Conception des circuits logiques

- Description de composants simples
- Définition d'entités et d'architectures .

4. Exemples concrets et illustrés

- Plusieurs exemples de conception et de test
- Programmes de test inclus pour comprendre l'utilisation pratique .

5. Annexes utiles

- Programmes de test
- Peut contenir tables ou figures pour approfondir le sujet .